基于功率解耦的单级隔离型微型逆变器研究

张雅静',李建国',王久和',张巧杰',熊鸣',陈骞²

(1.北京信息科技大学自动化学院,北京 100192;2. 国网浙江省电力公司电力科学研究院,浙江 杭州 310014)

摘要:近年来,随着人们对新能源和环境问题的关注,清洁能源越来越多的受到重视,极大地推动了光伏 逆变器的发展。微型逆变器以其即插即用、体积小、灵活安全等特点,在智能电网及户用场合得到广泛应用。 然而,直流侧电解电容限制了微型逆变器的寿命和功率密度。提出了一种基于功率解耦的单级隔离型微型逆 变器拓扑,该拓扑具有处理直流二次脉动功率的能力,直流母线侧可采用薄膜电容,进一步提高了系统寿命。 详细分析了该新型拓扑的工作模态,并设计了100 W 原理样机以验证其有效性。

关键词:光伏发电;微型逆变器;功率解耦 中图分类号:TM28 文献标识码:A DOI:10.19457/j.1001-2095.dqcd20597

Research on Single-stage Isolated Micro-inverter Based on Power Decoupling

ZHANG Yajing¹, LI Jianguo¹, WANG Jiuhe¹, ZHANG Qiaojie¹, XIONG Ming¹, CHEN Qian² (1.School of Automation, Beijing Information Science and Technology University, Beijing 100192, China; 2. Electric Power Research Institute of State Grid Zhejiang Electric Power Company, Hangzhou 310014, Zhejiang, China)

Abstract: In recent years, renewable energy generation systems have great benefits dealing with the environmental challenges, clean energy has attracted wider attentions, which enormously promotes the development of the photovoltaic inverter. Micro-inverters are widely used in smart grids and household applications due to its plug-and-play, small size, flexible and safe features. However, DC side electrolytic capacitors limit the life and power density of the micro-inverter. a single-stage isolated micro-inverter topology based on power decoupling was proposed. This topology was with the ability to handle DC secondary pulsating power. The DC bus side could be used film capacitors to further improve the system life. The working mode of the new topology was analyzed in detail, and a 100 W prototype was designed to verify its effectiveness.

Key words: photovoltaic power generation; micro-inverter; power decoupling

随着人类对能源和环境问题的关注,清洁能 源越来越多的受到重视,极大地推动了光伏逆变 器的发展^[1-3]。微型逆变器避免了集中式逆变器 由于热斑效应带来的能量损失和电池组失效的 问题,具有即插即用、易于安装、灵活安全等特 点^[4-5]。为提高最大功率跟踪效率,通常采用mF 级电解电容来稳定直流母线电压以解决直流侧 二次脉动问题,这极大地限制了微型逆变器的功 率密度和寿命^[6-8]。单级型微型逆变器直流侧能 量脉动,即输入输出瞬时功率如图1所示,图1中





图 1 输入输出瞬时功率 Fig.1 Instantaneous power of input and output

为了提高微型逆变器的效率和功率密度,国 内外学者提出用功率解耦单元处理脉动功率的

基金项目:北京市自然科学基金(320404/3202010);国家自然科学基金项目(51477011);北京市教委科研 计划项目(KM201811232014);北京信息科技大学促进高校内涵发展科研水平提高项目(2020KYNH209) 作者简介:张雅静(1984—),女,博士,讲师,Email;zhangyajing@bistu.edu.cn 思路^{19-14]}。文献[9]采用功率解耦技术将解耦回路 电流降低,从而提高了系统的效率。然而,该电 路由于变压器漏感能量无法释放造成开关管电 压电流尖峰,系统效率较低。文献[10]在推挽电 路中加入了新型功率解耦单元,AC端口采用工 频控制全桥电路将馒头波翻转形成交流并网,这 种解耦方式使得电路效率大大提高,300 W时最 大效率达95%。文献[11]提出了一种改进的带功 率解耦的Flyback 逆变器拓扑,通过改变控制模 式对传统Flyback 微型逆变器进行了改进。

文中首先介绍了具有处理功率脉动能力的 单级型微型逆变器拓扑构成原则。其次,提出了 一种基于功率解耦的单级隔离型微型逆变器拓 扑,并分析了其工作原理及各模态波形。该拓扑 通过引入功率解耦单元回收直流脉动功率,减小 了直流支撑电容大小。最后,为验证拓扑的有效 性,进行了仿真和实验验证,100 W原理样机实验 结果验证了理论分析及仿真结果的有效性。

1 单级型微型逆变器拓扑结构

1.1 采用功率解耦技术的单级型拓扑构成

采用功率解耦技术的单级型微型逆变器通常由多个基本单元构成,通常具备直流侧PV端口、交流侧并网端口和功率脉动处理端口,三端口框图如图2所示。



图 2 功率解耦微型逆变器三端口框图 Fig.2 Three port diagram of micro-inverter with power decoupling circuit

直流侧 PV 端口实现 DC/AC 变换,交流并网 端口和功率脉动处理端口实现 AC/AC 变换。输 入侧与输出侧的瞬时功率差异可以通过功率解 耦回路进行处理,因此,功率脉动处理端口需具 有能量双向流动能力,从而减小 PV 端口的功率 脉动。交流并网端口的形式有多种,可以先生成 准直流再由工频全桥逆变形成交流并网,也可以 直接进行逆变并网,还可以采用开关管串联实现 电流双向流动的形式。

电气传动 2021年 第51卷 第2期

1.2 采用功率解耦技术的单级型拓扑构成原则

采用功率解耦技术的单级型拓扑构成原则有: 1)PV端口能完成DC/AC逆变;2)AC端口要实现 AC/AC并网功能;3)功率脉动处理端口实现AC/ AC变换,且具备能量双向流动能力。

传统方式中通常采用独立的功率脉动处理端 口,并通过变压器与其他端口进行耦合,如图3所示。



图 3 传统的具有功率解耦能力的微型逆变器三端口电路 Fig.3 Traditional three-port circuit of micro-inverter with power decoupling

图 3a 中 PV 端口采用反激单元,功率脉动处 理端口为全桥单元。该拓扑解耦端口使用四只 开关管,结构较复杂;图 3b 在图 3a 的基础上进 行简化,其他端口没有变化,只是在功率脉动处 理端口采用两只开关管串联,实现能量双向流 动;图 3c 中 PV 和功率脉动处理端口均采用单 桥单元;图 3d 中 PV 端口、功率脉动处理端口和 AC端口分别采用推挽、全桥单元。图 3e 在反激 式单级逆变电路基础上增加了反激功率脉动处 理端口。

2 基于功率解耦的单级隔离型微型 逆变器拓扑

2.1 拓扑构成

一种基于功率解耦的单级隔离型微型逆变器 拓扑如图4所示。主电路包括原边主开关管 S_1 , S_2 ,副边开关管 S_{ac1} , S_{ac2} 及变压器。功率解耦回路 由 S_{x1} , S_{x2} , S_{x0} , L_x 及 C_x 组成,以虚线框在图4中标 出。其中, C_x 处理脉动功率, D_1 , D_2 , D_{x1} , D_{x2} 与开关 管串联实现单相导通,从而避免了反向电流对 功率解耦回路的影响。该拓扑的工作波形如图5 所示。



图4 基于功率解耦的单级隔离型微型逆变器拓扑

Fig.4 New topology of single-stage isolated



图 5 新型拓扑工作波形 Fig.5 Waveforms of the new topology

该电路有两种工作模式。当光伏电池板输 入功率大于并网功率P_w>P_a, 时, 多余的能量将存 储在解耦电容 C_x 上;反之 $P_{px} < P_{ac}$,存储在 C_x 的能量将释放到主功率回路。

- 2.2 工作过程分析
- 2.2.1 模态一:*P*_{pv}>*P*_{ac}

图6为模态一工作波形及其等效电路。



图 6 模态一工作波形及其等效电路 Fig.6 Waveforms and equivalent circuit of mode I

模态一下,电路主要工作波形如图 6a 所示, 主开关管 S_1 开通,与 S_{ac1} 组成 Flyback 电路向网侧 传递能量,与此同时 S_{x0} 开通,多余的那部分能量 先存储在 L_x 中,然后 S_{x0} 关断, L_x 上的电流通过 PV 源续流同时给 C_x 充电。该过程中,拓扑可以等效 成如图 6b 所示,由功率解耦单元和 Flyback 单元 两部分组成。

该阶段变压器原边储存的能量即为网侧所 需要的能量,如图6中所示,变压器原边电流上升 到最大值*i*_{n-peak},则有:

$$\frac{1}{2}L_{\rm m}i_{\rm p-peak}^2 = u_{\rm ac}(t) \cdot i_{\rm ac}(t) \cdot T_{\rm s} = U_{\rm ac}I_{\rm ac}\sin^2(\omega t) \cdot T_{\rm s}$$
(1)

式中: L_m 为变压器原边励磁电感; T_s 为一个开关周期; U_{ac} , I_{ac} 分别为并网电压和电流。可得到:

$$P_{\rm pv} = \frac{U_{\rm ac}I_{\rm ac}}{2} \tag{2}$$

将式(2)代入(1)中可得:

$$i_{\rm p-peak} = 2\sqrt{\frac{P_{\rm pv}T_{\rm s}}{L_{\rm m}}} |\sin(\omega t)|$$
(3)

 S_1 关断时刻为 i_p 值触碰到正弦包络,与此同时, S_{x0} 开通,电感L_x上电流线性增大:

$$i_{\rm x-peak} = \frac{U_{\rm dc}}{L_{\rm x}} D_2 T_{\rm s}$$
(4)

式中:D2为Sx0充电时间占空比。

由于 PV 源输入功率为恒定值,所以根据功 率平衡得:

$$P_{\rm pv} = \frac{\frac{1}{2}U_{\rm dc} \cdot i_{\rm p-peak} \cdot D_1 T_{\rm s} + \frac{1}{2}U_{\rm dc} \cdot i_{\rm x-peak} \cdot (D_2 + D_3)T_{\rm s}}{T_{\rm s}}$$

其中

$$\begin{cases} D_1 T_s = L_m \frac{i_{p-peak}}{U_{dc}} \\ D_2 T_s = L_x \frac{i_{x-peak}}{U_{dc}} \\ D_3 T_s = L_x \frac{i_{x-peak}}{(u_x - U_{dc})} \end{cases}$$
(6)

(5)

式中:D₁,D₂分别为S₁及解耦电容充电时间占空 比;u_x为解耦电容上的电压。

将式(4)、式(6)代入式(5)得:

$$i_{x-\text{peak}} = \sqrt{\frac{2T_s P_{\text{pv}}}{L_x}} \left(1 - \frac{U_{\text{dc}}}{u_x}\right) \cos(2\omega t) \tag{7}$$

其中,u_x包含一个直流成分和一个以两倍工频进 行脉动的量^[12]。此时,脉动功率被存储于解耦电 容中。

2.2.2 模态二:P_{pv}<P_{ac}

该模态下解耦电容放电,为网侧提供一部分 能量,图7为该过程中主要电流、开关管驱动信号 波形及等效电路图。

由于该拓扑工作在DCM状态下,其工作过程 主要分为四个阶段,如图7a所示,下面将详细介绍。

第一阶段:主开关管S₁导通,能量由PV侧传 递到并网侧,主开关管S₁以固定占空比工作。当 原边电流*i*_p=*i*_{1p}时,S₁关断,如图7a所示。其中,*i*_{1p} 为原边电流的有效值。至此第一阶段结束,其等 效电路如图7b粗线所示。

根据能量守恒定律可知:

$$\frac{1}{2}L_{\rm m}i_{1\rm p}^2 = P_{\rm pv}T_{\rm s}$$
(8)

从而得到:

$$i_{1p} = \sqrt{\frac{2P_{pv}T_s}{L_m}} \tag{9}$$

第二阶段:由于直流侧输入功率P_{pv}小于网侧 输出功率P_{ac},开关管S_{x1}导通,解耦电容释放能 量,变压器原边维持正向励磁,如图7a所示。当 原边励磁电流达到*i*_{p-peak}时,该阶段结束,其等效 电路如图7c粗线所示。



Fig.7 Waveforms and equivalent circuit of mode II

第三阶段:开关管S_{acl}导通,S_{ac2}续流,能量由 原边传递到副边。直至副边电流减小为零,该阶 段结束,其等效电路如图7d粗线所示。

第四阶段:由于该拓扑工作在DCM条件下, 该阶段所有的开关管都关断,滤波电感L_r、电容C_r 与电网续流,如图7e粗线所示。

由上述分析知,变压器原边只存储交流侧 所需要的那部分能量,多余的能量根本不通过 变压器原边,与带功率解耦的传统Flyback逆变 器相比,该拓扑变压器磁芯损耗小,且主开关损 耗也会降低;另外解耦回路只处理脉动的那部 分功率,解耦回路附加损耗降低,提高了系统的 效率。

2.3 拓扑工程应用经济性分析

传统单级反激逆变拓扑中通常采用大容量、 低成本的电解电容处理直流侧的功率脉动。目前,电解电容寿命通常在1000h左右,而光伏电 池和电力电子器件的寿命可达到10a。随着业界 对逆变系统可靠性要求的提高,必须考虑电容 对系统可靠性的影响。本文提出的基于功率解 耦的逆变拓扑与传统反激逆变电路的对比如表1 所示。

表1 拓扑对比分析

Tab.1 Comparison of the topology		
参数	传统反激逆变拓扑	功率解耦拓扑
开关管数量	4	7
直流电容	电解电容约2.6 mF	薄膜电容约100 μF
二次脉动	大	
MPPT效率	低	声同
体积	大	/]\
寿命	低	声同
效率	声同	低
成本	低	青

从表中1可以看出,采用功率解耦技术后, 可将直流支撑电容由mF级降低至μF级,可用 寿命长、体积小的薄膜电容替换电解电容,系统 体积变小。二次脉动功率由功率解耦电路处理 后,最大功率跟踪(maximum power point tracking, MPPT)的跟踪效率提高,这将提高整个系统的发 电效率。另一方面,由于电路中增加了额外的 开关器件,这将带来额外的开关损耗以及成本 的上升。

综上所述,传统反激电路具有成本低、效率 高的优点,而基于功率解耦技术的新型反激拓扑 具有体积小、可靠性高的优点。因此,工程应用 中需要针对系统的要求进行合理的选择。

3 仿真及实验验证

为验证该拓扑的有效性,搭建了基于仿真软件Powersim (PSIM)的100 W 仿真电路。

仿真实验仿真参数如下:输出功率 p_{pv} =100 W, 输出电压 U_{dc} =40 V,解耦回路电感 L_x =10 μ H,解耦 电容 C_x =40 μ F,原边励磁电感 L_m =6 μ H,开关频率 f_s =100 kHz,滤波电感 L_r =5 mH,滤波电容 C_r =0.8 μ F,并网电压 u_{ac} =220 V/50 Hz,直流支撑电容 C_{dc} =22 μ F。

图 8 为该电路仿真波形,依次为直流输入电流 i_{de}、交流并网电流 i_{ae}、电网电压 u_{ae}以及解耦电容电压 u_x。由于该拓扑具有多个工作模态,因此 直流输入电流峰值并不是固定的。



从图8中还可以看出解耦电容电压以两倍电 网频率进行脉动,以120V为基准上下脉动30V 左右。

图9为两种模态下的电流波形,图9a为模态 一电流波形,依次为输入电流*i*_i、主开关电流*i*₁、解 耦回路电流*i*_x、变压器副边电流波形*i*_{s1},原边主开 关管关断后,副边开关管随即开通向网侧传递能 量,该过程中多余的能量先转移到电感L_x上,然 后再给C_x充电;图9b为模态二电流波形,由于直 流输入功率小于并网输出功率,解耦电容释放能 量,从而弥补这部分功率差异。



传统单级反激逆变器的仿真波形如图10所

示。分别给出直流侧输入电流*i*_{de}和指令电流*i*_{ref}、输入*u*_a电压以及交流侧电压*u*_{ae}和输出电流*i*_{ae}波形。由图10可以看出,不采用功率解耦时直流输入电压有较大脉动,需要采用较大的直流母线电容滤波,以减小直流电压纹波。并且,因二次脉动功率的影响导致并网电流波形谐波含量(total harmonic distortion,THD)较大。100 W 原理样机解耦逆变实验波形如图11 所示。









图11 功平脏柄逆叉关弛珀术

 $Fig. 11 \quad Experiment \ waveforms \ of \ the \ decopling \ circuit$

图 11a 为模态二工作波形,分别给出了开关 管 S₁和 S_{x1}驱动波形和原边电流波形 *i*₂;图 11b 为 解耦电容电压以及输出电流、电压波形。交流并 网电流 THD 为 3.2%,满足并网要求。该电路采 用解耦技术降低了输入母线支撑电容的大小和 体积。解耦功率回路仅处理脉动功率,降低变压 器磁芯损耗和开关损耗。

传统单级反激并网逆变电路实验波形如图 12所示。



图 12 中给出了主开关管电压 u_{s1},变压器原、 副边电流 i_p, i_s及并网电流 i_{ac}波形。传统单级并网 逆变器因二次脉动的影响,并网波形的畸变率较 大,采用功率解耦控制后可降低由此带来的影响。 采用功率解耦技术可以将直流支撑电容由 mF级 降低至 μF级,从而可将传统电路的电解电容替 换为薄膜电容并且降低了直流母线电压纹波,这 将有效地提高了系统的寿命。

4 结论

本文提出了基于功率解耦的单级隔离型微 型逆变器拓扑,详细分析了电路工作特性,仿真 及实验结果证明了该拓扑的有效性。

本文提出的新型拓扑采用功率解耦技术,可 用高性能薄膜电容替代电解电容,有效地提高了 系统的寿命。本文提出的新型拓扑的解耦回路 与主功率回路相互独立,这有效地降低了变压器 磁芯损耗。

参考文献

- Xue Yaosuo, Chang Liuchen, Søren Bækhøj Kjær, et al. Topologies of single-phase inverters for small distributed power generators: an overview[J]. IEEE Transactions on Power Electronics, 2004, 19(5):1305-1314.
- [2] Soeren Baekhoej Kjaer, Pedersen John K, Blaabjerg Frede. A review of single-phase grid-connected inverters for photovoltaic modules[J]. IEEE Transactions on Industry Applications, 2005, 41(5):1292–1306.
- [3] Li Quan, Wolfs Peter. A review of the single phase photovolta-

ic module integrated converter topologies with three different DC link configurations[J]. IEEE Transactions on Power Electronics, 2008, 23(3):1320–1333.

- [4] Meneses D, García O, Alou P, et al. Single-stage grid-connected forward microinverter with boundary mode control[C]//Energy Conversion Congress and Exposition (ECCE), 2011: 2475– 2480.
- [5] Kjaer S B. Design and control of an inverter for photovoltaic applications[D]. Denmark: Aalborg University, 2005.
- [6] Hu Haibing, Harb Souhib, Kutkut Nasser H, et al. A singlestage microinverter without using eletrolytic capacitors[J]. IEEE Transactions on Power Electronics, 2013, 28(6): 2677– 2687.
- [7] 王晓,带功率解耦微型光伏逆变器研究[D].北京:北京交通 大学,2014.
- [8] 王晓,张立伟,李艳,等,一种带功率解耦的 Flyback 微型逆 变器研究[J]. 电工电能新技术,2015,34(2):45-49.
- [9] Shimizu T, Wada K, Nakamura N. Flyback-type single-phase utility interactive inverter with power pulsation decoupling on the DC input for an AC photo-voltaic module system[J]. IEEE Transactions on Power Electronics, 2006, 21 (5): 1264– 1272.

- [10] Hu Haibing, Harb Souhib, Kutkut Nasser, et al. A review of power decoupling techniques for micro-inverters with three different decoupling capacitor locations in PV systems[J]. IEEE Transactions on Power Electronics, 2013, 28(6):2711– 2726.
- [11] Hirao T, Shimizu T, Ishikawa M. A modified modulation control of a single-phase inverter with enhanced power decoupling for a photovoltaic AC module[C]//Power Electronics and Applications, European Conference, 2005:1-10.
- [12] Fernandez A, Sebastian J, Hernando M M, et al. Single stage inverter for a direct AC connection of a photovoltaic cell module [C]//37th Power Electronics Specialists Conference, 2006:1–6.
- [13] Shimizu T, Suzuki S. Control of a high-efficiency PV inverter with power decoupling function[C]//8th International Conference on Power Electronics-ECCE Asia, 2011:1533-1539.
- [14] Li Duo, Zhang Zhe, Xu Biwen, et al. A method of power decoupling for long life micro-inverter[C]//IECON 2011–37th Annual Conference on IEEE Industrial Electronics Society, 2011: 802– 807.

收稿日期:2019-07-22 修改稿日期:2019-08-31