基于双变压器多电平高压高频DBD电源

黄晓东¹,武海霞²,洪峰³,李俊¹

(1.南京工业大学 电气工程与控制科学学院,江苏 南京 211816;
2.南京工业大学 城市建筑学院,江苏 南京 211816;
3.南京航空航天大学 电子信息工程学院,江苏 南京 210016)

摘要:为了满足等离子体处理废水时对高压高频交流电源的需求,设计了一种基于双变压器多电平高压高频交流DBD电源。该电源采用多电平技术,从而减小谐波含量和对滤波电感的需求。电路中双变压器使用原边并联、副边串联的连接方式,不仅实现多电平输出,同时减少2个开关管。双变压器使用可减小单个变压器尺寸,分担运行功率,实现高压输出与低压输入的电气隔离。仿真和实验结果证明了该结构的可行性。

关键词:高压;高频;多电平;介质阻挡放电

中图分类号:TM46 文献标识码:A DOI:10.19457/j.1001-2095.dqcd19855

High-voltage High-frequency DBD Power Supply Based on Dual Transformer Multilevel

HUANG Xiaodong¹, WU Haixia², HONG Feng³, LI Jun¹

(1. College of Electrical Engineering and Control Science, Nanjing Tech University, Nanjing 211816, Jiangsu, China;

2. College of Urban Construction, Nanjing Tech University, Nanjing 211816, Jiangsu, China;

3. College of Electronic and Information Engineering, Nanjing University of

Aeronautics & Astronautics, Nanjing 210016, Jiangsu, China)

Abstract: In order to meet the demands of high-voltage high-frequency AC power supply in the treatment of waste water by plasma, a multi-level dielectric barrier discharges (DBD) power supply based on two transformers was designed. The multi-level technology was employed in the proposed topology to reduce the harmonic contents and the needs for filters inductors. Two transformers which were connected in parallel in the primary side while in series in the secondary side. Not only multilevel output was achieved, but also the use of two switches was reduced. The adopted two transformer could reduce the size of one single transformer and divide the operating power. The simulation and experimental results show that the structure is feasible.

Key words: high-voltage; high-frequency; multi-level; dielectric barrier discharges(DBD)

随着我国经济的快速发展,环境污染问题日 益严重,对人们的日常生活已经产生严重的影 响。介质阻挡放电(DBD)作为一种新型的环境 治理技术,已被广泛应用于废水处理中,成为研 究热点之一^[1-3]。

传统 DBD 电源采用工频升压的方式,但这种 电源存在体积大、效率低以及对电网谐波污染大 等问题,目前被高频高压交流电源所替代。现阶 段大多数高压高频电源通常采用全桥电路接变 压器的方式进行升压^[48]。文献[7]提出一种负载 谐振式 DBD 电源,但是电源通过全桥逆变接变压 器升压输出,为使负载波形为正弦波,需在负载 端增加电感,电路参数选择困难。文献[8]提出 的电源依然选用全桥电路,不同的是在变压器原 边串接电感进行滤波,电感需进行微调从而保证 负载谐振频率与电源最佳频率保持一致。以上 电源经全桥逆变产生方波,谐波含量接近50%。 文献[9]提出一种使用级联多电平技术的高频高

基金项目:国家自然科学基金(51707093)

作者简介:黄晓东(1992—),男,硕士,Email:linguo13924686@163.com

压电源,无需电感进行补偿,但电路使用24路模块 进行级联,每个模块都需要单独的电源供电,同时 需要变压器进行隔离,电路器件多且控制复杂。

由于仅采用全桥结构输出谐波含量大,需要加入额外的电感滤波。文献[9]虽采用多电平技术减小输出谐波含量,但其需要多个输入电源,每个模块都需要隔离变压器,导致电路器件繁多,所以为减小谐波含量,同时电路结构较为简单,本文提出一种基于多电平技术^[10-16]高压高频 DBD电源。电源利用变压器原副边串并联的连接方式将2个全桥电路连接在一起,从而实现多电平输出。这种连接方式不仅减少2个开关管。而且双变压器使用可减小单个变压器尺寸,分担运行功率,实现高压输出与低压输入的电气隔离。电源输出电压峰值可达25 kV。

1 工作原理

图1为双变压器式多电平高频逆变器的电路 拓扑,由直流电源U_{in}、开关管S₁~S₆和变压器T₁, T₂、负载电阻R_o组成。L_{1m}为变压器T₁的励磁电 感,L_{2m}为变压器T₂的励磁电感。负载电压是两 变压器副边电压之和。T₁和T₂匝比均为n,n=N₂/ N₁。为了简化分析,作如下假设:所有开关管、变 压器均为理想器件。





Fig.1 Double transformer multilevel high frequency inverter 图 2 为工作主要波形,其中 U_o为输出电压, U_{S1}~U_{S6}为开关管 S₁~S₆的驱动信号。





1) 开关模态1 [t₀-t₁]:此时开关管S₁,S₃,S₅ 导通, 而S₂,S₄,S₆关断。由于变压器T₁的一次侧 电压为零,所以二次侧电压为零,变压器T₂一次 侧电压为零,所以二次侧电压为零,此时负载电 压为零。电流如下式:

$$\begin{cases} i_{1m}(t) = 0\\ i_{2m}(t) = 0\\ i_{1}(t) = 0\\ i_{2}(t) = 0 \end{cases}$$
(1)

式中: $i_{1m}(t)$ 为T₁变压器励磁电感电流; $i_{2m}(t)$ 为 T₂变压器励磁电感电流; $i_{1}(t)$ 为T₁变压器原边电 流; $i_{2}(t)$ 为T₂变压器原边电流。

2) 开关模态 2 $[t_1-t_2]$:此时开关管 S₂, S₃, S₅ 导通, 而S₁, S₄, S₆关断。经S₃, T₁, S₂向副边传递能 量, 输出电压为 nU_{in} , T₁励磁电流由零线性上升, 而 T₂变压器由副边耦合到原边的电流, 经S₅, S₃, T₂回路流通, T₂变压器原边电压被钳位为零, 负 载电压为 nU_{in} 。电流如下式:

$$\begin{cases} i_{1m}(t) = (U_{in}/L_{1m})(t - t_1) \\ i_{2m}(t) = 0 \\ i_1(t) = n^2 U_{in}/R_o + (U_{in}/L_{1m})(t - t_1) \\ i_2(t) = n^2 U_{in}/R_o \end{cases}$$
(2)

3) 开关模态 3 [t₂-t₃]: 此时开关管 S₂, S₃, S₆ 导通, 而 S₁, S₄, S₅关断, 电源分别通过 S₃, T₁, S₂回 路和 S₃, T₂, S₆回路共同向副边传递能量, 负载电 压为 2*nU*_{in}, T₁的励磁电流继续线性上升, T₂的励 磁电流由零开始线性上升。电流如下式:

$$\begin{cases} i_{1m}(t) = (U_{in}/L_{1m})(t - t_1) \\ i_{2m}(t) = (U_{in}/L_{2m})(t - t_2) \\ i_1(t) = 2n^2 U_{in}/R_o + (U_{in}/L_{1m})(t - t_1) \\ i_2(t) = 2n^2 U_{in}/R_o + (U_{in}/L_{2m})(t - t_2) \end{cases}$$
(3)

4) 开关模态 4[t_3 — t_4]: 此时开关管 S₂, S₃, S₅导 通, S₁, S₄, S₆关断, 电源通过 S₃, T₁, S₂回路向副边 传递能量, 输出电压为 nU_{in} , 其励磁电流继续线性 增加, 而变压器 T₂的励磁电流以及副边耦合到原 边的电流通过 S₅, S₃, T₂这一回路流通, 负载电压 为 nU_{in} 。电流如下式:

$$\begin{cases} i_{1m}(t) = (U_{in}/L_{1m})(t-t_1) \\ i_{2m}(t) = I_{2m}(t_3) \\ i_1(t) = n^2 U_{in}/R_o + (U_{in}/L_{1m})(t-t_1) \\ i_2(t) = n^2 U_{in}/R_o + I_{2m}(t_3) \end{cases}$$
(4)
5)开关模态 5[t_4 - t_5]:此时开关管 S₁, S₃, S₅导

通,S₂,S₄,S₆关断。变压器T₁中的励磁电流通过 开关管S₃,S₁,T₁回路进行续流,变压器T₂中的励 磁电流通过开关管S₅,S₃,T₂回路进行续流,此时 负载电压为零。电流如下式:

$$\begin{cases} i_{1m}(t) = I_{1m}(t_4) \\ i_{2m}(t) = I_{2m}(t_3) \\ i_1(t) = I_{1m}(t_4) \\ i_2(t) = I_{2m}(t_3) \end{cases}$$
(5)

负半周的状态与正半周相似,不再赘述。对 应开关模态的等效电路图如图3所示。



2 控制策略

2.1 驱动信号生成方法

图4为控制框图,该系统为开环控制系统,双 极性三角波1与地比较得到 S_3 驱动信号,将双极 性三角波1反向得到双极性三角波2,三角波2与 地比较得到 S_4 驱动信号,基准一与三角波1比较 得到 S_{21} 驱动,基准二与三角波1比较得到 S_{11} 驱动, S_{21} 取反信号和 S_3 相与得到 S_{22} ,将 S_{22} 和 S_{11} 进 行或操作得到 S_1 驱动信号,将 S_1 信号取反得到 S_2 驱动信号。利用相同的方法得到 S_5 , S_6 驱动信号。



2.2 占空比确定方案(波形逼近给定法)

利用阶梯波逼近正弦波原理,将正弦波欠缺的面积和阶梯波多余的面积相抵消,使阶梯波所包含的面积与正弦波所包含的面积最大程度的相等^[17]。在图5所示的面积等效示意图中, α_i (*i*=1,2,…,*n*)为阶梯波和正弦波的水平交点, θ_i 为功率器件的触发位置。如果阴影面积 $S_1=S_2$,则阶梯波所包含的面积等于正弦波所包含的面积,两者消耗在负载的功率也相等。



图5 面积等效示意图 Fig.5 Sketch map of area equivalent 由于交流输出由多个电压叠加成阶梯波,显

然有 $\alpha_i = \arcsin(i/n)$,由于输出波形的对称性,在 0~ $\pi/2$ 范围内计算各个开关角。则 $0 < \theta_1 < \alpha_1 < \theta_2 < \cdots < \theta_n < \pi/2$ 。

根据面积等效原理得出:

$$\int_{\alpha_{i-1}}^{\alpha_i} \sin\theta d\theta - \frac{i-1}{n} (\alpha_i - \alpha_{i-1}) = \frac{1}{n} (\alpha_i - \theta_{n-1}) (6)$$

式中:*a*_i为阶梯波和正弦波的水平交点;*θ*_i为功率器件的触发位置。

当n=2时,求得 $\theta_1 = 14.63^\circ, \theta_2 = 50.71^\circ_\circ$

2.3 谐波分析

因输出电压为阶梯波,将其分解可以得到幅 值均为*nU*_{in}的2部分。输出电压分解如图6所示。



Fig.6 Output voltage decomposition

对输出电压进行傅里叶分解,输出电压展开

式为

$$U_{\text{out}} = \frac{4nU_{\text{in}}}{k\pi} \sum_{k=1,3,5,\cdots} \left[\cos\left(k\theta_{1}\right) + \cos\left(k\theta_{2}\right)\right] \sin\left(k\omega t\right)$$
(7)

式中: U_{out} 为输出电压。 根据THD值,定义公式如下:

$$\text{THD} = \sqrt{\sum_{n=2,3,4,\cdots}} U_n^2 / U_1 \times 100\%$$
(8)

可得高频逆变器输出阶梯波的THD值为

THD =
$$\frac{\sqrt{\sum_{k=3,5,7,\cdots} \left[\frac{\cos\left(k\theta_{1}\right) + \cos\left(k\theta_{2}\right)}{k}\right]^{2}}}{\cos\theta_{1} + \cos\theta_{2}} \times 100\%$$

(9)

经计算 THD 为 19.47%, 比采用全桥结构经变压器直接升压所含谐波明显减少。

3 仿真与实验

3.1 仿真分析

为了验证本文提出的多电平逆变器可行性 以及理论分析的正确性,利用 Saber 软件对其进 行仿真验证。图7所示为开关管 S₁~S₆的驱动信 号,图8所示为开关管 S₃信号及输出电压 U_{out}的仿 真波形。通过仿真可以看出,采用本文所述的调 制方式可以实现多电平输出。





图8 输出电压及S3驱动信号仿真波形

Fig.8 Simulation waveforms of output voltage and $\mathrm{S}_3\,\mathrm{driving}\,\mathrm{signal}$

3.2 实验分析

为了验证本文提出结构的可行性,对其进行 实验验证。

图 9a 为开关管 S₁, S₄, S₅的驱动信号图;图 9b 为开关管 S₂, S₃, S₆的驱动信号图;图 9c 为开关管 S₃驱动信号和输出电压峰值为1000 V的波形。 通过实验波形可以验证本文提出的拓扑可以实 现高频多电平。



3.3 放电实验分析

基于以上分析,我们将此电路应用于介质阻 挡放电。

图 10 为壁厚 3 mm 平板式石英介质不同气隙 情况下放电实验的输出电压电流波形;图 11 为放 电图像图,可以看出大面积丝状放电。图 10a 为 气隙 5 mm 放电实验时输出电压电流波形,此时 放电电压峰值为9.8 kV。图10b~图10e放电气隙 依次为6 mm,7 mm,8 mm和9 mm,对应的电压 峰值分别为11 kV,12.4 kV,15.4 kV和18 kV。在 相同介质情况下,气隙增加放电所需电压相应增 加,本文设计电源可以满足不同放电电压需求。



图11 放电现象 Fig.11 Discharge phenomena

4 结论

本文提出一种基于双变压器多电平高压高

频 DBD 电源,对提出的多电平电路进行详细的理论分析以及实验验证。由实验结果可知,该结构 可行,输出电压可调,可以满足不同电压需求,频 率单独可调。

参考文献

- [1] 王新新.介质阻挡放电及其应用[J].高电压技术,2009,34 (1):1-11.
- [2] 张晓星,肖焓艳,黄杨珏.低温等离子体处理SF6废气综述[J].电工技术学报,2016,31(24):16-24.
- [3] 刘程,张贵新,王强,等.大气压微波等离子体处理有机废 气的实验研究[J].高电压技术,2017,43(8):2673-2679.
- [4] 孙承志,万山明,黄声华,等.介质阻挡放电用高频逆变电源的研制[J].高电压技术,2003,29(10):16-17,31.
- [5] 陆涛涛.DBD介质阻挡放电电源工程化研究[D].杭州:浙 江大学,2005.
- [6] 哈远欣.介质阻挡放电电源和放电特性及其应用的研究 [D].武汉:武汉理工大学,2007.
- [7] 唐雄民,孟志强,彭永进.串联负载谐振式DBD型臭氧发 生器电源[J].高电压技术,2006,32(7):87-89,128.
- [8] 祁泽武,张伟,李平林,等.DBD高频高压放电电源的设计 及其放电特性[J].高电压技术,2016,42(3):807-812.
- [9] Dragonas F A, Grandi G, Neretti G. High-voltage High-frequency Arbitrary Waveform Multilevel Generator for Dielectric Barrier Discharge [C]//2014 International Symposium on Power Electronics, Electrical Drives, Automation and Motion, 2014: 57-61.
- [10] 洪峰,嵇保健,杨伟,等.二极管钳位型双Buck三电平逆变 器输入均压解耦控制[J].中国电机工程学报,2012,32 (9):34-40,7.
- [11] 刘苗,洪峰,尹培培,等.复合型级联双Buck飞跨电容五电 平逆变器[J].电工技术学报,2015,30(18):35-42.
- [12] 王学华,阮新波,王蓓蓓,等.阶梯波合成级联型多电平逆 变器功率均衡策略[J].中国电机工程学报,2008,28(30): 12-19.
- [13] 许爱国,谢少军.阶梯波合成逆变器的波形调制技术研究[J].中国电机工程学报,2009,29(21):34-39.
- [14] 何凯益,任磊,龚春英,等.单一直流源的七电平混合级联 逆变器[J].电工技术学报,2016,31(18):83-91.
- [15] Buticchi G, Lorenzani E, Franceschini G. A Five-level Single-phase Grid-connected Converter for Renewable Distributed Systems[J]. IEEE Transactions on Industrial Electronics, 2013, 60(3):906-918.
- [16] Babaei E. A Cascade Multilevel Converter Topology with Reduced Number of Switches [J]. IEEE Transactions on Power Electronics, 2008,23(6):2657-2664.